

**NORME
INTERNATIONALE
INTERNATIONAL
STANDARD**

**CEI
IEC**

60796-3

Première édition
First edition
1990-02

**Bus système à microprocesseurs –
Données: 8 bits et 16 bits (MULTIBUS I)**

Troisième partie:

Description mécanique et brochage
pour la configuration Eurocard
ayant des connecteurs rapportés

**Microprocessor system bus –
8-bit and 16-bit data (MULTIBUS I)**

Part 3:

Mechanical and pin descriptions
for the Eurocard configuration with pin
and socket (indirect) connectors

© IEC 1990 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni
utilisée sous quelque forme que ce soit et par aucun
procédé, électronique ou mécanique, y compris la photo-
copie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in
any form or by any means, electronic or mechanical,
including photocopying and microfilm, without permission in
writing from the publisher.

International Electrotechnical Commission
Telefax: +41 22 919 0300

3, rue de Varembé Geneva, Switzerland
e-mail: inmail@iec.ch IEC web site <http://www.iec.ch>



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

K

*Pour prix, voir catalogue en vigueur
For price, see current catalogue*

SOMMAIRE

	Pages
PREAMBULE	4
PREFACE	4
INTRODUCTION	8

SPECIFICATIONS MECANIQUES

Articles

1. Domaine d'application	8
2. Objet	8
3. Définitions	8
3.1 Fond de panier	8
3.1.1 Face frontale du fond de panier	8
3.2 Eurocard	8
3.2.1 Face frontale d'une Eurocard	8
3.2.2 Bord arrière d'une Eurocard	10
4. Connecteurs pour Eurocard	10
5. Eurocards	10
5.1 Techniques de construction des Eurocards	10
5.2 Norme de désignation de référence et de numérotation des broches	10
5.3 Dimensions de l'Eurocard	10
5.4 Connecteurs de bord d'Eurocard non reliés au bus	12
5.5 Face de montage des composants	12
5.6 Relation entre les cartes	12
5.6.1 Espacement des cartes	12
5.6.2 Epaisseur de carte	12
5.6.3 Hauteur des composants	12
5.6.4 Espace à prévoir pour le guide-cartes	12
5.7 Fond de panier	12
5.8 Affectation des broches du bus	12
FIGURES	14
TABLEAU	18

CONTENTS

	Page
FOREWORD	5
PREFACE	5
INTRODUCTION	9

MECHANICAL SPECIFICATIONS

Clause

1. Scope	9
2. Object	9
3. Definitions	9
3.1 Backplane	9
3.1.1 Front of a backplane	9
3.2 Eurocard	9
3.2.1 Front of a Eurocard	9
3.2.2 Rear edge of a Eurocard	11
4. Eurocard connectors	11
5. Eurocards	11
5.1 Eurocard construction techniques	11
5.2 Reference designations and pin numbering standards	11
5.3 Eurocard dimensions	11
5.4 Eurocard non-bus edge connectors	13
5.5 Component side	13
5.6 Board to board relationships	13
5.6.1 Board to board spacing	13
5.6.2 Board thickness	13
5.6.3 Component height	13
5.6.4 Clearance of the card guide edges	13
5.7 Backplane	13
5.8 Bus pin assignment	13
FIGURES	14
TABLE	19

COMMISSION ELECTROTECHNIQUE INTERNATIONALE

BUS I SYSTEME A MICROPROCESSEURS, DONNEES: 8 BITS ET 16 BITS

Troisième partie: Description mécanique et brochage pour la configuration Eurocard ayant des connecteurs rapportés

PREAMBULE

- 1) Les décisions ou accords officiels de la CEI en ce qui concerne les questions techniques, préparés par des Comités d'Etudes où sont représentés tous les Comités nationaux s'intéressant à ces questions, expriment dans la plus grande mesure possible un accord international sur les sujets examinés.
- 2) Ces décisions constituent des recommandations internationales et sont agréées comme telles par les Comités nationaux.
- 3) Dans le but d'encourager l'unification internationale, la CEI exprime le vœu que tous les Comités nationaux adoptent dans leurs règles nationales le texte de la recommandation de la CEI, dans la mesure où les conditions nationales le permettent. Toute divergence entre la recommandation de la CEI et la règle nationale correspondante doit, dans la mesure du possible, être indiquée en termes clairs dans cette dernière.
- 4) La CEI n'a fixé aucune procédure concernant le marquage comme indication d'approbation et sa responsabilité n'est pas engagée quand il est déclaré qu'un matériel est conforme à l'une de ses recommandations.

PREFACE

La présente norme a été établie par le Sous-Comité 47B*: Systèmes à microprocesseurs, du Comité d'Etudes n° 47 de la CEI: Dispositifs à semi-conducteurs.

Cette norme constitue la troisième partie d'une série de publications, dont les autres parties sont les suivantes:

Publication 796-1 (1990): Première partie: Description fonctionnelle avec spécifications électriques et chronologiques.

Publication 796-2 (1990): Deuxième partie: Description mécanique et brochage pour la configuration du bus système, avec des connecteurs en bout de carte.

* Le Sous-Comité 47B de la CEI est désormais transféré dans l'ISO/CEI JTC 1.

La présente norme a été approuvée selon les procédures de la CEI et, par conséquent, est publiée comme norme de la CEI.

INTERNATIONAL ELECTROTECHNICAL COMMISSION

MICROPROCESSOR SYSTEM BUS 1, 8-BIT AND 16-BIT DATA

Part 3: Mechanical and pin descriptions for the Eurocard configuration with pin and socket (indirect) connectors

FOREWORD

- 1) The formal decisions or agreements of the IEC on technical matters, prepared by Technical Committees on which all the National Committees having a special interest therein are represented, express, as nearly as possible, an international consensus of opinion on the subjects dealt with.
- 2) They have the form of recommendations for international use and they are accepted by the National Committees in that sense.
- 3) In order to promote international unification, the IEC expresses the wish that all National Committees should adopt the text of the IEC recommendation for their national rules in so far as national conditions will permit. Any divergence between the IEC recommendation and the corresponding national rules should, as far as possible, be clearly indicated in the latter.
- 4) The IEC has not laid down any procedure concerning marking as an indication of approval and has no responsibility when an item of equipment is declared to comply with one of its recommendations.

PREFACE

This standard has been prepared by Sub-Committee 47B*: Microprocessor systems, of IEC Technical Committee No. 47: Semiconductor devices.

This standard forms Part 3 of a series of publications, the other parts being:

Publication 796-1 (1990): Part 1: Functional description with electrical and timing specifications.

Publication 796-2 (1990): Part 2: Mechanical and pin descriptions for the system bus configuration, with edge connectors (direct).

* IEC Sub-Committee 47B has now been transferred to ISO/IEC JTC 1. This standard was approved according to IEC procedures and is therefore published as an IEC standard.

Le texte de cette norme est issu des documents suivants:

Règle des Six Mois	Rapport de vote
47B(BC)10	47B(BC)14

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cette norme.

La publication suivante de la CEI est citée dans la présente norme:

Publication n° 130-14 (1975): Connecteurs utilisés aux fréquences jusqu'à 3 MHz, Quatorzième partie: Connecteurs multirangées montés sur cartes imprimées ayant un écartement des contacts et des sorties suivant une grille carrée de 2,54 mm (0,1 in). (Cette publication a été retirée de la vente.)

The text of this standard is based on the following documents:

Six Months' Rule	Report on Voting
47B(C0)10	47B(C0)14

Full information on the voting for the approval of this standard can be found in the Voting Report indicated in the above table.

The following IEC publication is quoted in this standard:

Publication No 130-14 (1975): Connectors for frequencies below 3 MHz, Part 14: Multi-row board mounted printed board connectors having contact and termination spacing on a 2.54 mm (0.1 in) square grid. (This publication has been withdrawn from sale.)

BUS I SYSTEME A MICROPROCESSEURS, DONNEES: 8 BITS ET 16 BITS

Troisième partie: Description mécanique et brochage pour la configuration Eurocard ayant des connecteurs rapportés

INTRODUCTION

La présente norme fait partie d'une série qui traite des interfaces mécaniques et électriques permettant aux divers composants d'un système à microprocesseurs de dialoguer entre eux. Le bus d'interface sert de moyen de transfert en parallèle et d'interconnexion des signaux utilitaires pour les composants d'un système étroitement couplés. La série est composée d'une description fonctionnelle et de deux normes mécaniques.

SPECIFICATIONS MECANQUES

1. Domaine d'application

La présente norme est applicable à une interface utilisée pour assurer la liaison des composants d'un système à microprocesseurs au moyen du fond de panier à connecteurs rapportés.

MICROPROCESSOR SYSTEM BUS I, 8-BIT AND 16-BIT DATA**Part 3: Mechanical and pin descriptions for the Eurocard
configuration with pin and socket (indirect) connectors**

INTRODUCTION

This standard is one of a series which deals with the electrical and mechanical interfaces to allow various microprocessor system components to interact with each other. The interface bus serves as a parallel transfer and utility signal interconnect for closely coupled system components. The series consists of one functional description and two alternative mechanical standards.

MECHANICAL SPECIFICATIONS**1. Scope**

This standard is applicable to an interface used to connect microprocessor system components by means of the pin and socket (indirect) connector type backplane.